

present invention is also similar to the technical means (idea) of Jpn. Pat. Appln. KOKAI Publication No. 58-182321 (1983.10.25), which discloses a semiconductor integrated circuit capable of easily determining a threshold voltage of an input circuit of a proper noise margin by comparing an input signal with a reference voltage signal. The present invention is considered to have been easily made based on a combination of these two references.

[Attachments]

Attachment 1 Reference 1

Attachment 2 Reference 2

March 28, 2003

Examiner: グォン ホ ヨン

the 4th Division of Patent Examination (Electronics)

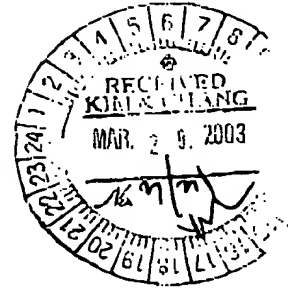
출력 일자: 2003/3/29

발송번호 : 9-5-2003-011025761
 발송일자 : 2003.03.28
 제출기일 : 2003.05.28

수신 : 서울 종로구 내자동 219 한누리빌딩(김&
 장 특허법률사무소)
 장수길 귀하

110-053

특허청 의견제출통지서



출원인 영칭 가부시끼가이샤 도시바 (출원인코드: 519980849672)
 주소 일본국 도쿄도 미나토구 시바우라 1쵸메 1방 1고

대리인 성명 장수길 외 1명
 주소 서울 종로구 내자동 219 한누리빌딩(김&장 특허법률사무소)

출원번호 10-2001-0035711

발명의 명칭 반도체 집적 회로 및 반도체 장치 시스템

이 출원에 대한 심사결과 아래와 같은 거절이유가 있어 특허법 제63조의 규정에 의하여 이를 통지하
 오니 의견이 있거나 보정이 필요할 경우에는 상기 제출기일까지 의견서 또는/및 보정서를 제출하여
 주시기 바랍니다. (상기 제출기일에 대하여 매회 1월 단위로 연장을 신청할 수 있으며, 이 신청에
 대하여 별도의 기간연장승인증지는 하지 않습니다.)

[이유]

이 출원의 특허청구범위에 기재된 발명은 그 출원전에 이 발명이 속하는 기술분야에서 통상의 지식
 을 가진 자가 아래에 지적한 것에 의하여 용이하게 발명할 수 있는 것이므로 특허법 제29조제2항의
 규정에 의하여 특허를 받을 수 없습니다.

- 아 래 -

본 발명은 기준전위변환회로, 입력회로를 주된 구성으로 한 반도체 집적회로에 관한 것이나, 이는
 대한민국 특허공개 제2000-004505(2000.01.25)호에서 기준전압 발생부로부터 발생된 기준전압을 기
 준전압 변환부를 통하여 내부회로 동작에 필요한 전원전압으로 변환을 하고 비교 출력하는 회로의
 기술적 수단(사상)과 일본국 특허공개 소58-182321(1983.10.25)호에서 입력신호와 기준전압신호를
 비교하여 합당한 노이즈마진을 가진 입력회로의 문턱전압을 쉽게 선정하는 반도체 집적회로의 기술
 적 수단(사상)들과 유사하고 이들의 결합에 의하여 당업자 수준에서 용이하게 발명 할 수 있다고 판
 단합니다.

[첨 부]

첨부 1 인용발명 1
 첨부2 인용발명2 같.

2003.03.28

특허청

심사4국

전자심사담당관실

심사관 권호영

